Ingeniero de Hardware (PCI´s Alta Velocidad Ferroviaria) - Madrid

Soy un Consultor de Selección Freelance, y estoy buscando para un cliente de un Grupo Tecnológico (Empresa de Señalización ferroviaria), un/a INGENIERO DE HARDWARE (PCI´S DE ALTA VELOCIDAD FERROVIARIA) para Madrid.

Competencias del puesto:
- Sistemas electrónicos analógicos y digitales: lógica digital discreta; fuentes de alimentación (lineales, conmutadas); circuitos con amplificadores operacionales (amplificadores, filtros …); circuitos con lógica analógica discreta (transistores bipolares, MOS, diodos, relés …); dispositivos de protección (supresores, varistores, fusibles …).
- Sistemas basados en microprocesadores embebidos: microprocesadores de 8, 16 y 32 bits; dispositivos de memoria (Flash, RAM, SDRAM, EEPROM…); supervisores de tensión y control de reset (watchdogs); distribución de reloj; interfaces de comunicaciones (RS-232, RS-485/422, Ethernet, I2C, buses de campo…).
- Diseño de Dispositivos de Lógica Programable: especificación en HDL, simulación digital, restricciones de síntesis, análisis de temporización y Place&Route.
- Diseño de Alta Velocidad: líneas de transmisión, adaptación de impedancia (microstrip, stripline), terminaciones, diafonía, integridad de señal, apantallamientos, EMC.
- Instrumentos de Depuración y Prueba: polímetro, osciloscopio (digital), generador de formas de onda, analizador digital, analizador de espectro, analizadores de protocolos, interfaz JTAG, etc.

Experiencia y Conocimientos Requeridos:
- Dos años de experiencia en diseño, depuración y prueba de PCIs de alta velocidad, con microprocesadores empotrados e interfaces de comunicaciones y / o en diseño, depuración y prueba de dispositivos de Lógica Programable.
- Lenguaje HDL (Verilog, VHDL o ambos).
- Simulación analógica con SPICE (en cualquiera de sus marcas comerciales).
- Diseño de PCBs (Mentor Graphics PADS, Altium Designer, PCAD, Cadence Allegro…).
- Diseño de Lógica Programable (Xilinx IDE, Altera Quartus II, Actel Libero….).
- Lenguaje C y algún entorno de desarrollo de micros embebidos.
- Herramientas de control de versiones (RCS/CVS, Visual Source Safe, Subversion…).
- Nivel Alto de Inglés.

Si estáis interesados o conocéis a alguien que lo pueda estar, enviadme un CV a esta dirección: antoniofernandezbravo@yahoo.es